9日本国特許庁(JP)

@特許出頭公器

# 四公開特許公報(A)

昭60-160641

(a) Int Cl. 4(b) H 01 L 23/32

热别記号

庁内整理番号

母公開 昭和60年(1085)8月22日

6428-5F

審査請求 未請求 発明の数 1 (全3頁)

<sup>3</sup>発門の名称

リードレスパツケージICの基板実装方法

②特 関 昭59-17394

多出 頤 昭59(1984)1月31日

発明者 谷口 弘教

大阪市阿倍野区長池町22番22号 シャープ株式会社内

⑪出 願 人 シャープ株式会社

大阪市阿倍野区長池町22番22号

60代 理 人 弁理士 福士 受珍 外2名

CEL NEXSSO

Ħ

1. 発明の名称

リードレスパッケージICの基板実装方法

- 2. 特許請求の範囲
  - 園面に所知の配線をそれぞれ形成した複数個のリードレスパッケージICを展方向に積層して基板に実装するようにしたことを特徴とするリードレスパッケージICの基板実装方法。
  - 2. 複数個のリードレスパッケージICに切込み 部を設けた特許請求の範囲第1項記載のリード レスパッケージICの洗板実装方法。
- 3. 発明の詳細な説明

<技術分野>

本発明はリードレスパッケージICの落板決装 方法に関するものである。

<従来技術>

され迄、1 Cパッケージ等の電子部品を回路装 板に実装する方法として、一般に、平面的な実装 が行われている。平面実装は基板に電子部品を実 接した場合、回路基板上で占有面流を映り欠点が ある。また、配線が互いに交差しないように両面 基板を用い、多数のスルーホールを設ける必要が あり、又電子部品間の接続に余分な部品を要し、 製作が困難でコスト高となり、高密度実装には限 界があった。

<目 的>

本発明は上記従来の欠点を除去するためになされたもので、師可に所望の配線(ICリード端子も含む)をそれぞれ形成した複数個のリードレスパッケージIC(LSIも含む)を採方向に積層して基板に実装することにより、高密度実践が可して基内に変したという。 信号ライン距離の短縮化によりスプロの表がであり、信号ライン距離の短縮化により、存取したリードレスパッケージICの表に変したリードレスパッケージICの交換が容易であり、IC現間を設けることであり、IC現間の超格を国止できるリードレスパッケージICを提供することである。

-181 -

BEST AVAILABLE COPY

#### - 月島的 -

ポータにおいて、1は毎面に所領の配位2をモ れぞれ形成したリードレスパッケージ10 1 を 改数型(Ci~Ci)政方向に、配線5を引する 基板4に横滑して火装するようにしたしのであり、 製酒の配線2としては、リードレスパッケージIC に内蔵されている集蹊回路等に必要な端子のみで なく、システムとして必要な信号線が導体ペース ト等により形成されている。 級層された複数値の リードレスパッケージ!Cは半田付等により相互 間を接続される。第2図は、リードレスパッケー ジICの質部詳細を示しており、切込み部31と 切込み部32とを有する。切込み部31はリード シスパッケージICに不良品が発生し、交換が必 要な場合、補助具等によりリードレスパッケージ ICを分離するために用いられる。さた、切込み 部32は隣接信号ラインの短縮を防止することが できるo 殊に、パスライン方式の構成の場合、"リ ードレスパッケージICの鋳面への配線も共通う インが多く一層効果的である。

第3 以はリードレーバッケージ1 Cの他の実施 対を対し、調画の配線2のみでなく、リードレス バッケージ1 C内部への配線23 を利用して配線 の位置変更を行うことができるようにしたもので ある。

#### <効 果>

以上説明したように本発明によれば、側面に所 気の配線をそれぞれ形成した複数個のリードレス パッケージICを模方向に積層して基板に実装す ることにより、高密度実装が可能であり、信号ラ イン距離の短縮化によりスピード処理、性能向上 が図れる。

また、複数値のリードレスパッケージICに切込み節を設ければ、パッケージICの交換が容易であり、IC機路接続の際、鋼接端子又は配線間の短絡を阻止できる。

### 4. 図質の簡単な説明

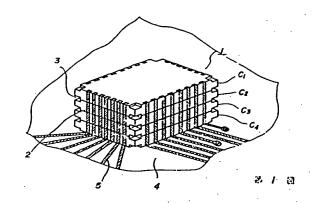
第1図は本発明によるリードレスパッケージIC の基板実装方法を示す要部組立斜視図、第2図は リードレスパッケージICの部分新視図、第3図

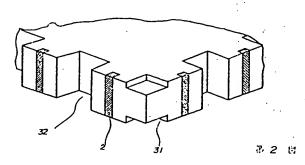
に他の実施例によるリードレスパッケージしじの 部分斜视図である。

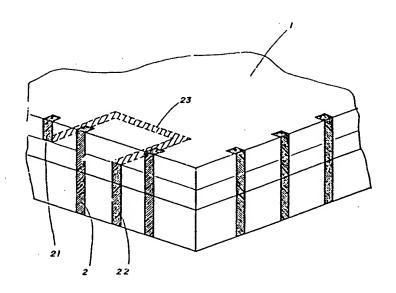
## 符号の説明

1: リードレスパッケージ I C 2: 配線 3:31:32: 切込み部 4: 基板

代理人 弁理士 福 士 爱 彦(仙2名)







7 3 E